## **PCT**

INTERNATIONALER RECHERCHENBERICHT

(Artikel 18 sowie Regeln 43 und 44 PCT)

Aktenzeichen des Anmelders oder Anwalts  WEITERES  siehe Mitteilung über die Übermittlung des internationalen Recherchenberichts (Formblatt PCT/ISA/220) sowie, soweit								
99P1223P	VORGEHEN zutreffend, nachstehe	nder Punkt 5						
Internationales Aktenzeichen	Internationales Anmeldedatum (Tag/Monat/Jahr)	(Frühestes) Prioritätsdatum (Tag/Monat/Jahr)						
PCT/DE 00/00270	01/02/2000	18/02/1999						
Anmelder								
INFINEON TECHNOLOGIES AG e	t al							
THE THEOR TECHNOLOGIES AG C	u i .							
Dieser internationale Recherchenbericht wurd Artikel 18 übermittelt. Eine Kopie wird dem In	de von der Internationalen Recherchenbehörde o ternationalen Büro übermittelt.	erstellt und wird dem Anmelder gemäß						
Dieser internationale Recherchenbericht umfa  X  Darüber hinaus liegt ihm jev	aßt insgesamt <u>2</u> Blätter. veils eine Kopie der in diesem Bericht genannte	n Unterlagen zum Stand der Technik bei.						
Grundlage des Berlchts		•						
	rnationale Recherche auf der Grundlage der inte ereicht wurde, sofern unter diesem Punkt nichts							
Die internationale Recherch Anmeldung (Regel 23.1 b))	e ist auf der Grundlage einer bei der Behörde e durchgeführt worden.	ingereichten Übersetzung der internationalen						
	n Anmeldung offenbarten <b>Nucleotid- und/ode</b> l Sequenzprotokolis durchgeführt worden, das	Aminosäuresequenz ist die internationale						
in der internationalen Anme	ldung in Schriflicher Form enthalten ist.							
zusammen mit der internation	onalen Anmeldung in computerlesbarer Form ei	ngereicht worden ist.						
bei der Behörde nachträglic	h in schriftlicher Form eingereicht worden ist.							
bei der Behörde nachträglic	h in computerlesbarer Form eingereicht worden	ist.						
	hträglich eingereichte schriftliche Sequenzprotol im Anmeldezeitpunkt hinausgeht, wurde vorgele							
⊕ie Erklärung, daß die in ∞ wurde vorgelegt.	mputerlesbarer Form erfaßten Informationen de	rm schriftlichen Sequenzprotokoll entsprechen,						
2. Bestimmte Ansprüche hal	ben sich als nicht recherchierbar erwiesen (s	iehe Feld I).						
	der Erfindung (siehe Feld II).							
4. Hinsichtlich der Bezelchnung der Erfin	<u> </u>							
	ereichte Wortlaut genehmigt.							
wurde der Wortlaut von der	Behörde wie folgt festgesetzt:							
	•							
5. Hinsichtlich der <b>Zusammenfassung</b>								
wurde der Wortlaut nach Re	pereichte Wortlaut genehmigt. gel 38.2b) in der in Feld III angegebenen Fassu innerhalb eines Monats nach dem Datum der A ellungnahme vorlegen.	ing von der Behörde festgesetzt. Der Absendung dieses internationalen						
6. Folgende Abbildung der <b>Zeichnungen</b> i	st mit der Zusammenfassung zu veröffentlichen	: Abb. Nr						
X wie vom Anmelder vorgesch	nlagen	keine der Abb.						
weil der Anmelder selbst ke	ine Abbildung vorgeschlagen hat.	بياه و في						
weil diese Abbildung die Erf	indung besser kennzeichnet.							

#### INTERNATIONALER RECHERCHENBERICHT

nternational	es Aktenzeichen
POF	00/00270

Δ	KI ASSIFI	ZIERUNG	DESAN	IMELDUNGS	i eer EN	STANDES
	PK 7	G06F1	7/14	G06	F15/	78

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

#### B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole ) IPK 7 G06F

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal, WPI Data, PAJ, INSPEC, COMPENDEX, IBM-TDB

Kategorie°	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
A	EP 0 855 657 A (MATSUSHITA ELECTRIC IND CO LTD) 29. Juli 1998 (1998-07-29) Zusammenfassung Seite 3, Spalte 3, Zeile 11 -Seite 5, Spalte 7, Zeile 5	1-16
A	DE 44 42 958 A (SICAN GMBH) 5. Juni 1996 (1996-06-05) das ganze Dokument	1-16
Т	MA Y. ET AL.: "A Hardware Efficient Control of Memory Addressing for High-Performance FFT Processors" IEEE TRANSACTIONS ON SIGNAL PROCESSING, Bd. 48, Nr. 3, März 2000 (2000-03), XP002146589 das ganze Dokument	1-3

Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen	X Siehe Anhang Patentfamilie
<ul> <li>Besondere Kategorien von angegebenen Veröffentlichungen:</li> <li>"A" Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist</li> <li>"E" älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist</li> <li>"L" Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)</li> <li>"O" Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht</li> <li>"P" Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist</li> </ul>	<ul> <li>"T" Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondem nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist</li> <li>"X" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden</li> <li>"Y" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist</li> <li>"&amp;" Veröffentlichung, die Mitglied derselben Patentfamilie ist</li> </ul>
Datum des Abschlusses der internationalen Recherche	Absendedatum des internationalen Recherchenberichts
5. September 2000	21/09/2000
Name und Postanschrift der Internationalen Recherchenbehörde Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL – 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,	Bevollmächtigter Bediensteter
Fax: (+31-70) 340-3016	Schmidt, A

#### INTERNATIONAL SEARCH REPORT

05-06-1996

US

Patent document cited in search report

EP 0855657

DE 4442958

. A

on patent family mem		Internationa	al Application No 00/00270
Publication date		Patent family member(s)	Publication date
29-07-1998	CA JP	2227677 A 3065979 B	22-07-1998 17-07-2000
	.19	11110370 A	23-04-1999

5831881 A

03-11-1998

## VERTRAG ÜBER DE INTERNATIONALE ZUSAMMENARBEIT AUF DEM EBIET DES PATENTWESE REC'D 15 MAR 2001

## **PCT**

### INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICH

(Artikel 36 und Regel 70 PCT)

		· · · · · · · · · · · · · · · · · · ·					
Aktenzeich 1999P01	en des Anmelders oder Anwalts 223WO	WEITERES VORGEHEN	siehe Mitteilung über die Übersendung des internationalen vorläufigen Prüfungsberichts (Formblatt PCT/IPEA/416)				
Internation	ales Aktenzeichen	Internationales Anmeldedatum(Tag/	Monat/Jahr) Prioritätsdatum (Tag/Monat/Tag)				
PCT/DE00/00270 01/02/2000 18/02/1999							
ı	Internationale Patentklassifikation (IPK) oder nationale Klassifikation und IPK G06F17/14						
Anmelder	Anmelder						
INFINEC	N TECHNOLOGIES AG et	al.					
	<ol> <li>Dieser internationale vorläufige Prüfungsbericht wurde von der mit der internationalen vorläufigen Prüfung beauftragten Behörde erstellt und wird dem Anmelder gemäß Artikel 36 übermittelt.</li> </ol>						
2. Diese	2. Dieser BERICHT umfaßt insgesamt 6 Blätter einschließlich dieses Deckblatts.						
u	ınd/oder Zeichnungen, die geä	ndert wurden und diesem Bericht	ich um Blätter mit Beschreibungen, Ansprüchen zugrunde liegen, und/oder Blätter mit vor dieser d Abschnitt 607 der Verwaltungsrichtlinien zum PCT).				
Diese	Anlagen umfassen insgesam	t Blätter.					
3. Diese	er Bericht enthält Angaben zu f	olgenden Punkten:					
l	☑ Grundlage des Berichts	•					
H	☐ Priorität						
III	☐ Keine Erstellung eines	Gutachtens über Neuheit, erfinder	ische Tätigkeit und gewerbliche Anwendbarkeit				
IV	Mangelnde Einheitlichk	eit der Erfindung					
V			er Neuheit, der erfinderischen Tätigkeit und der n zur Stützung dieser Feststellung				
VI	☐ Bestimmte angeführte l	Unterlagen					
VII	□ Bestimmte Mängel der	internationalen Anmeldung	• •				
VIII	☐ Bestimmte Bemerkunge	en zur internationalen Anmeldung					
	·						
Datum der	Einreichung des Antrags	Datum der	Fertigstellung dieses Berichts				
06/09/20	06/09/2000 12.03.2001						
	Postanschrift der mit der internation auftragten Behörde:	nalen vorläufigen Bevollmäc	htigter Bediensteter				
91	Europäisches Patentamt D-80298 München	   vanVoor	sttotVoorst,R				
	Tel. +49 89 2399 - 0 Tx: 523656	epmu d	Tangan sanagan				

#### INTERNATIONALER VORLAGFIGER **PRÜFUNGSBERICHT**



Internationales Aktenzeichen PCT/DE00/00270

l.	Grund	lage d	les E	3eric	hts
----	-------	--------	-------	-------	-----

1.	Arti nici	Dieser Bericht wurde erstellt auf der Grundlage ( <i>Ersatzblätter, die dem Anmeldeamt auf eine Aufforderung nach</i> Artikel 14 hin vorgelegt wurden, gelten im Rahmen dieses Berichts als "ursprünglich eingereicht" und sind ihm nicht beigefügt, weil sie keine Änderungen enthalten.):  Beschreibung, Seiten:					
	1-9		ursprüngliche Fassung				
	Pat	entansprüche, Nr.	:				
	1-1	6	ursprüngliche Fassung				
	Zei	chnungen, Blätter	:				
	1/2	-2/2	ursprüngliche Fassung				
			he: Alle vorstehend genannten Bestandteile standen der Behörde in der Sprache, in der eldung eingereicht worden ist, zur Verfügung oder wurden in dieser eingereicht, sofern chts anderes angegeben ist.				
		Bestandteile stand gereicht; dabei hand	en der Behörde in der Sprache: zur Verfügung bzw. wurden in dieser Sprache delt es sich um				
		die Sprache der Ü Regel 23.1(b)).	bersetzung, die für die Zwecke der internationalen Recherche eingereicht worden ist (nach				
		die Veröffentlichur	ngssprache der internationalen Anmeldung (nach Regel 48.3(b)).				
			Sprache der Übersetzung, die für die Zwecke der internationalen vorläufigen Prüfung eingereicht worder (nach Regel 55.2 und/oder 55.3).				
3. Hinsichtlich der in der internationalen Anmeldung offenbarten <b>Nucleotid- und/oder Aminosäuresec</b> internationale vorläufige Prüfung auf der Grundlage des Sequenzprotokolls durchgeführt worden, da							
		in der international	len Anmeldung in schriftlicher Form enthalten ist.				
		zusammen mit der	r internationalen Anmeldung in computerlesbarer Form eingereicht worden ist.				
		bei der Behörde na	achträglich in schriftlicher Form eingereicht worden ist.				
		bei der Behörde na	achträglich in computerlesbarer Form eingereicht worden ist.				
			B das nachträglich eingereichte schriftliche Sequenzprotokoll nicht über den alt der internationalen Anmeldung im Anmeldezeitpunkt hinausgeht, wurde vorgelegt.				
			3 die in computerlesbarer Form erfassten Informationen dem schriftlichen entsprechen, wurde vorgelegt.				

4. Aufgrund der Änderungen sind folgende Unterlagen fortgefallen:

## INTERNATIONALER VORLAUFIGER PRÜFUNGSBERICHT



Internationales Aktenzeichen PCT/DE00/00270

	_		0-11					
	Ш	Beschreibung,	Seiten:				•	
		Ansprüche,	Nr.:					
		Zeichnungen,	Blatt:					
5.		angegebenen Gründ eingereichten Fassu	en nach Auffass ng hinausgehen	Berücksichtigung (von einigen) der Änderungen erstellt worden, da diese aus den nach Auffassung der Behörde über den Offenbarungsgehalt in der ursprünglich ninausgehen (Regel 70.2(c)). olche Änderungen enthalten, ist unter Punkt 1 hinzuweisen;sie sind diesem Bericht				
6.	Etw	aige zusätzliche Bem	erkungen:	-				
V.		Begründete Feststellung nach Artikel 35(2) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung						
1.	Fes	tstellung						
	Neu	heit (N)	Ja: Neir	Ansprüche : Ansprüche	1-16			
	Erfir	nderische Tätigkeit (E		Ansprüche : Ansprüche	1-16			
	Gew	verbliche Anwendbark		Ansprüche : Ansprüche	1-16			
2.	Unte	erlagen und Erklärung	jen					

siehe Beiblatt

#### Zu Punkt V

Begründete Feststellung nach Regel 66.2(a)(ii) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung

1). Es wird auf die folgenden Dokumente verwiesen:

D1: EP 0 855 657 A (MATSUSHITA ELECTRIC IND CO LTD) 29. Juli 1998 (1998-07-29)

D2: DE 44 42 958 A (SICAN GMBH) 5. Juni 1996 (1996-06-05)

D3: A Y. ET AL.: "A Hardware Efficient Control of Memory Addressing for High-Performance FFT Processors" IEEE TRANSACTIONS ON SIGNAL PROCESSING, Bd. 48, Nr. 3, März 2000 (2000-03), XP002146589

Gemäß der Beschreibung der vorliegenden Anmeldung können in der digitalen 2). Signalverarbeitung zur Berechnung der FFT das "Decimation in Frequency" DIFoder das "Decimation in Time" DIT-Verfahren verwendet werden. Bei der sog. "inplace"-Variante (Figur 1) werden jeweils zwei Daten aus dem Speicher (1) gelesen, wird die Butterfly (in 2) berechnet, und werden die errechnete Zwischenergebnisse der Butterfly-Berechnung in denselben Speicher (1) in dieselben Stellen geschrieben, von wo sie wiederum gelesen und weiterverwendet werden. Dabei liegen die Daten nicht unbedingt in benachbarten Speicherstellen.

Üblicherweise können seitenorientierten Speicher verwendet werden, worin der Zugriff auf eine Speicherzelle innerhalb einer solchen Seite sehr schnell ist, und worin zur Erhöhung des Durchsatzes man eine Seite eines Speichers möglichst vollständig bearbeitet und erst dann wieder die Seite wechselt, wenn Adressen der anderen Seite benötigt werden.

Bei der "in-place"-FFT werden jedoch die Daten prinzipiell sehr ungeordnet benötigt. Daher wird die Geschwindigkeit der FFT vor allem durch die Schnittstelle zum Speicher begrenzt.

#### INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT - BEIBLATT

- Der Erfindung liegt daher die Aufgabe zugrunde, ein Verfahren und eine 3). Vorrichtung zur Berechnung diskreter orthogonaler Transformationen, insbesondere der FFT und IFFT, zu schaffen, womit eine schnellere Berechnung möglich ist.
- Die Beschreibung der vorliegenden Anmeldung umschreibt drei 4). Ausführungsformen:
- Der zur Berechnung notwendige Speicher ist in zwei gleich große seitenorientierte a. Speicher 3, 4 (Figur 4) unterteilt, die als DRAMs ausgelegt sind, worin für die Berechnung einer diskreten orthogonalen Transformation (zum Beispiel FFT-Algorithmus gemäß Figur 3) jeder Speicher in sich linear geschrieben wird, d.h. ieweils ein Speicher wird für die obere und untere Hälfte des Algorithmus nach Figur 3 verwendet (Anspruch 3).
- Durch die Verwendung eines kleinen schnellen, direkt organisierten b. Zwischenspeichers 5, der nach der Butterfly 2 angeordnet ist, werden dort einige Zwischenergebnisse der Berechnung zwischengespeichert, um sie dann ohne ständigen Seitenwechsel in einen Seitenorientierten Speicher 1 zu schreiben (Anspruch 1 für eine orthogonale diskrete Transformation nach dem DIT-Verfahren).
- Wie in Ausführungsform b., jedoch angepaßt für eine Transformation nach dem C. DIF-Verfahren, worin der schnelle Speicher 5 am Eingang der Butterfly 2 sitzt (Anspruch 2).
- Die in Ansprüche 1, 2, 3, 7, 8 und 13 der vorliegenden Anmeldung vorge-5). schlagene Lösung kann aus folgenden Gründen als erfinderisch betrachtet werden (Artikel 33(3) PCT):
  - Der zitierte Stand der Technik ist nicht relevant:
- D1 (EP- ...657) offenbart daß Speicherplatz eingespart werden kann in einem FFT a. Apparatus das eine FFT Transformation auf einem Symbol (Data Unit für FFT) ausführt durch Verwendung einer Butterfly-Operation auf Eingangsdata

- gespeichert in einem RAM, in dem der RAM Ergebnisdata der Butterfly-Operation als Ausgangsdata auf Eingangsdata des Symbols gespeichert wird.
- D2 (EP- ...958) offenbart in der Beschreibungseinleitung daß in einer b. Schaltungsanordnung zur Durchführung mehrstufiger Butterfly-Operationen im Mittel mit jedem Taktschritt ein Datum verarbeitet wird, worin synchron getakteten Zwischenspeicher zur Anpassung von Datenformaten zwischen mehreren Verarbeitungseinheiten benötigt werden.

Richard van Voorst tot Voorst



## **PCT**

# Translation On 489539 IN INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

Applicant's or agent's file reference 1999P01223WO	FOR FURTHER ACTION		tionofTransmittalofInternational Preliminary n Report (Form PCT/IPEA/416)		
International application No.	International filing date (day	month year)	Priority date (day month year)		
PCT/DE00/00270	01 February 2000 (0	1.02.00)	18 February 1999 (18.02.99)		
International Patent Classification (IPC) or national classification and IPC G06F 17/14					
Applicant	INFINEON TECHNOL	OGIES AG			
	<del></del>				
<ol> <li>This international preliminary examinand is transmitted to the applicant ac</li> </ol>		d by this Intern	ational Preliminary Examining Authority		
	·				
2. This REPORT consists of a total of	6 sheets. includi	ng this cover s	heet.		
amended and are the basis for		ining rectifica	on, claims and/or drawings which have been tions made before this Authority (see Rule		
These annexes consist of a to	tal of sheets.		·		
3. This report contains indications relat	ing to the following items:				
Basis of the report					
II Priority					
III Non-establishment o	of opinion with regard to novelt	y, inventive ste	p and industrial applicability		
IV Lack of unity of inve	ention				
V Reasoned statement citations and explana	under Article 35(2) with regard statemer	to novelty, inv	ventive step or industrial applicability:		
VI Certain documents c	ited				
v	e international application				
	on the international application	1			
···· 🗀	• • • • • • • • • • • • • • • • • • • •				
Data of submission of the december		C1 · ·	Calciana		
Date of submission of the demand		f completion o	i inis report		
06 September 2000 (06.0	09.00)	12 N	1arch 2001 (12.03.2001)		
Name and mailing address of the IPEA/EP	Author	Authorized officer			
Facsimile No		one No			

International application No.

#### PCT/DE00/00270

#### INTERNATIONAL PRELIMINARY EXAMINATION REPORT

I.	Basis	s of the re	eport	
1.	With	regard to	to the elements of the international application:*	
	$\boxtimes$	the inte	emational application as originally filed	
	$\boxtimes$	the desc	scription:	
	_	pages	1-9	. as originally filed
		pages		, filed with the demand
		pages	, filed with the letter of	
	$\boxtimes$	the clair		
		pages		. as originally filed
		pages	. as amended (together wit	h any statement under Article 19
		pages		
		pages	, filed with the letter of	
	$\square$	the drav		
			<del>-</del>	as originally filed
		pages	. 1/2-2/2	filed with the demand
			filed with the letter of	
				<del></del>
	Ш		ence listing part of the description:	
		pages pages		
			filed with the letter of	
		P.E	filed with the letter of	<del></del>
	Thes	the lang the lang	guage of a translation furnished for the purposes of international search (under Rule 2, guage of publication of the international application (under Rule 48.3(b)).  Iguage of the translation furnished for the purposes of international preliminary examples.	
3.	With preli	minary ex containe filed tog	to any <b>nucleotide and/or amino acid sequence</b> disclosed in the international xamination was carried out on the basis of the sequence listing: and in the international application in written form. Segether with the international application in computer readable form. The subsequently to this Authority in written form.	l application, the international
		furnishe	ed subsequently to this Authority in computer readable form.	
			atement that the subsequently furnished written sequence listing does not go tional application as filed has been furnished.	beyond the disclosure in the
			atement that the information recorded in computer readable form is identical to the irnished.	ne written sequence listing has
1.		The ame	nendments have resulted in the cancellation of:	
		Ll th	the description, pages	
		$\overline{}$	the claims. Nos.	
		$\overline{}$	the drawings, sheets/fig	
5.		This repo	out has been established as if (some of) the amendments had not been made, since the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).**	ney have been considered to go
i	in thi	cement sh s report 0.17).	heets which have been furnished to the receiving Office in response to an invitation to as "originally filed" and are not annexed to this report since they do not con	under Article 14 are referred to ntain amendments (Rule 70.16
* ,	4ny re	eplacemer	ent sheet containing such amendments must be referred to under item I and annexed to	this report.

#### INTERNATIONAL PRELIMINARY EXAMINATION REPORT

PCT/DE 00/00270

v.	Reasoned statement under Article 3 citations and explanations supporting	5(2) with regard to novelty	, inventive step or industrial app	licability;
1.	Statement			
	Novelty (N)	Claims	1-16	YES
		Claims		NO
	Inventive step (IS)	Claims	1-16	YES
		Claims		NO
	Industrial applicability (IA)	Claims	1-16	YES
		Claims		NO

- 2. Citations and explanations
  - 1. The following documents are referred to:
    - D1: EP-A-0 855 657 (MATSUSHITA ELECTRIC IND CO LTD), 29 July 1998 (1998-07-29)
    - D2: DE-A-44 42 958 (SICAN GMBH), 5 June 1996 (1996-06-05)
    - D3: A Y. et al.: "A Hardware Efficient Control of Memory Addressing for High-Performance FFT Processors"; IEEE TRANSACTIONS ON SIGNAL PROCESSING, Vol. 48, No. 3, March 2000 (2000-03), XP002146589
  - 2. According to the description in the present application, decimation in frequency (DIF) or decimation in time (DIT) procedures can be used to calculate the FFT in digital signal processing. In the "in-place" variant (Figure 1), two units of data are read from the memory (1), a butterfly calculation is performed (in (2)), and the interim results of the butterfly calculation are written to the same memory (1) in the same locations, from which they are again read for further processing. The units of data are not necessarily stored in adjacent memory locations.

#### INTERNATIONAL PRELIMINARY EXAMINATION REPORT

Normally it is possible to use paged memories, in which access to a particular memory cell within a given page is very fast and, in order to increase the throughput, one page of a memory is processed as fully as possible before moving to another page when addresses from another page are needed.

In the "in-place" FFT, however, the data need to be highly unordered. As a result, the speed of the FFT is limited, mainly because of the memory interface.

- The object of the invention is therefore to devise a method and a device for calculating discrete orthogonal transforms, in particular the FFT and IFFT, with which calculations can be performed more rapidly.
- 4. The present application describes three embodiments:
- a. The memory needed for the calculation is divided into two paged DRAM memories (3, 4) of equal size (Figure 4), and to allow calculation of a discrete orthogonal transform (e.g. the FFT algorithm according to Figure 3) each individual memory is linearly writable; that is, one memory is used for the upper half and one for the lower half of the algorithm shown in Figure 3 (Claim 3).
- b. Because a small, fast and directly organised temporary memory (5) is positioned downstream of the butterfly calculating unit (2), some of the interim results of the calculation are temporarily stored therein and are then written to a paged memory (1) without continual page switching (Claim 1 relating to a discrete orthogonal transform using the DIT procedure).



- c. The same as embodiment b., but adapted for a transform using the DIT procedure with the fast memory (5) at the input of the butterfly calculating unit (2) (Claim 2).
- 5. The solution proposed in Claims 1, 2, 3, 7, 8 and 13 of the present application can be considered inventive (PCT Article 33(3)) for the following reasons:

The cited prior art is not relevant.

- a. EP-A-0 855 657 (document D1) states that, in FFT apparatus that performs a fast Fourier transform on a symbol ("unit of data for fast Fourier transform"), it is possible to save memory space by carrying out a butterfly operation on input data stored in a RAM which stores data resulting from the butterfly operation as output data on input data of the symbol.
- b. DE-A-44 42 958 (document D2) describes (see the introductory part of the description) a circuit layout for performing multi-stage butterfly operations, wherein on average one unit of data is processed in each clock period, and synchronously clocked temporary memories are needed to convert between data formats for the various processing units.

## PA NT COOPERATION TREAT

	From the INTERNATIONAL BUREAU			
PCT	То:			
NOTIFICATION OF THE RECORDING OF A CHANGE  (PCT Rule 92bis.1 and Administrative Instructions, Section 422)  Date of mailing (day/month/year) 28 December 2000 (28.12.00)	REINHARD SKUHRA WEISE & PARTNER PO Box 440 151 D-80750 München ALLEMAGNE			
Applicant's or agent's file reference	LASCOTANT MOTIFICATION			
99P1223P	IMPORTANT NOTIFICATION			
International application No. PCT/DE00/00270	International filing date (day/month/year) 01 February 2000 (01.02.00)			
The following indications appeared on record concerning:      the applicant				
Name and Address INFINEON TECHNOLOGIES AG	State of Nationality State of Residence			
Zedlitz, Peter Postfach 22 13 17	Telephone No.			
D-80503 München	(089) 636-82819			
Germany	Facsimile No.			
	(089) 636-81857			
	Teleprinter No.			
2. The International Bureau hereby notifies the applicant that the	e following change has been recorded concerning:			
X the person X the name X the addr				
Name and Address	State of Nationality State of Residence			
REINHARD SKUHRA WEISE & PARTNER PO Box 440 151				
D-80750 München	Telephone No. (089) 381 61 00			
Germany	Facsimile No.			
	(089) 340 14 79			
	Teleprinter No.			
3. Further observations, if necessary:				
4. A copy of this notification has been sent to:				
X the receiving Office	the designated Offices concerned			
the International Searching Authority	X the elected Offices concerned			
X the International Preliminary Examining Authority	other:			
	Authorized officer .			
The International Bureau of WIPO 34, chemin des Colombettes	Dorothée Mülhausen			
1211 Geneva 20, Switzerland				
Facsimile No.: (41-22) 740.14.35	Telephone No.: (41-22) 338.83.38			

## PATTINT COOPERATION TREAT

To:

From the	INTERN	ATIONAL	BUREAU
----------	--------	---------	--------

#### **PCT**

#### **NOTIFICATION OF ELECTION**

(PCT Rule 61.2)

Assistant Commissioner for Patents United States Patent and Trademark Office

Box PCT Washington, D.C.20231 ETATS-UNIS D'AMERIQUE

in its capacity as elected Office

Date of mailing (day/month/year) 10 October 2000 (10.10.00)

International application No. PCT/DE00/00270

International filing date (day/month/year) 01 February 2000 (01.02.00) Applicant's or agent's file reference 99P1223P

Priority date (day/month/year) 18 February 1999 (18.02.99)

**Applicant** 

BACHER, Martin

1.	The designated Office is hereby notified of its election made:		
	X in the demand filed with the International Preliminary Examining Authority on:		
	06 September 2000 (06.09.00)		
	in a notice effecting later election filed with the International Bureau on:		
2.	The election X was		
	was not  made before the expiration of 19 months from the priority date or, where Rule 32 applies, within the time limit under Rule 32.2(b).		

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland Authorized officer

Diana Nissen

Telephone No.: (41-22) 338.83.38

## (12) NACH DEM VERTRAS BER DIE INTERNATIONALE ZUSAMMENA LEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum Internationales Büro





(43) Internationales Veröffentlichungsdatum 24. August 2000 (24.08.2000)

**PCT** 

(10) Internationale Veröffentlichungsnummer WO 00/49518 A3

- (51) Internationale Patentklassifikation<sup>7</sup>: G0 15/78
- G06F 17/14,
- (21) Internationales Aktenzeichen:

PCT/DE00/00270

(22) Internationales Anmeldedatum:

1. Februar 2000 (01.02.2000)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität:

199 06 868.2 18. Feb

18. Februar 1999 (18.02.1999) DE

- (71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-Martin-Strasse 53, D-81541 München (DE).
- (72) Erfinder; und
- (75) Erfinder/Anmelder (nur für US): BACHER, Martin [IT/AT]; Kärntnerstrasse 59, A-9500 Villach (AT).

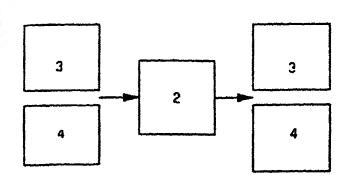
- (74) Gemeinsamer Vertreter: INFINEON TECHNOLO-GIES AG; Zedlitz, Peter, Postfach 22 13 17, D-80503 München (DE).
- (81) Bestimmungsstaaten (national): CN, JP, KR, US.
- (84) Bestimmungsstaaten (regional): europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

#### Veröffentlicht:

- Mit internationalem Recherchenbericht.
- (88) Veröffentlichungsdatum des internationalen
  Recherchenberichts: 14. Dezember 2000

Zur Erklärung der Zweibuchstaben-Codes, und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

- (54) Title: METHOD AND DEVICE FOR CALCULATING A DISCRETE ORTHOGONAL TRANSFORMATION SUCH AS FFT OR IFFT
- (54) Bezeichnung: VERFAHREN UND VORRICHTUNG ZUM BERECHNEN EINER DISKRETEN ORTHOGONALEN TRANSFORMATION WIE FFT ODER IFFT



- (57) Abstract: The invention relates to a method for calculating a discrete orthogonal transformation according to the DIT (decimation in time) procedure in predetermined intermediate steps. Said method comprises the following steps: a) reading the data from a paged memory; b) carrying out the intermediate step predetermined by the transformation; c) saving the resulting data in an intermediate memory; and d) writing page by page the resulting data from the intermediate memory into the paged memory. The discrete orthogonal transformations can be FFT, IFFT, DCT, IDCT and structurally similar transformations.
- (57) Zusammenfassung: Ein Verfahren zum Berechnen einer orthogonalen diskreten Trans-

formation nach dem DIT-Verfahren in vorgegebenen Zwischenschritten weist die folgenden Schritte auf: a) Lesen der Daten aus einem seitenweise organisierten Speicher; b) Durchführen des durch die Transformation vorgegebenen Zwischenschritts; c) Speichern der resultierenden Daten in einen Zwischenspeicher; und d) seitenweises Schreiben der resultierenden Daten aus dem Zwischenspeicher in den seitenweise organisierten Speicher. Als diskrete orthogonale Transformationen kommen FFT, IFFT, DCT, IDCT und strukturell ähnliche Transformationen in Frage.

O 00/49518 A

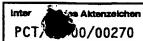
## INTERNATIONAL SEARCH REPORT



	•		PCT/ 00/00270
A. CLASSI IPC 7	FICATION OF SUBJECT MATTER G06F17/14 G06F15/78		
According to	o International Patent Classification (IPC) or to both national classific	ation and IPC	
B. FIELDS	SEARCHED		
Minimum do IPC 7	currentation searched (classification system followed by classificat G06F	ion symbols)	
Documentat	tion searched other than minimum documentation to the extent that $\cdot$	such documents are include	ted in the fields searched
	ata base consulted during the international search (name of data be ternal, WPI Data, PAJ, INSPEC, COMP	•	·
C. DOCUM	ENTS CONSIDERED TO BE RELEVANT		
Category °	Citation of document, with indication, where appropriate, of the re	levant passages	Relevant to claim No.
A	EP 0 855 657 A (MATSUSHITA ELECT LTD) 29 July 1998 (1998-07-29) abstract		1-16
	page 3, column 3, line 11 -page 7, line 5		
Α	DE 44 42 958 A (SICAN GMBH) 5 June 1996 (1996-06-05) the whole document	ic.	1-16
Т	MA Y. ET AL.: "A Hardware Effic Control of Memory Addressing for High-Performance FFT Processors" IEEE TRANSACTIONS ON SIGNAL PROC vol. 48, no. 3, March 2000 (2000 XP002146589 the whole document	ESSING,	1-3
Furt	ther documents are listed in the continuation of box C.	χ Patent family π	nembers are listed in annex.
"A" docum	ategories of cited documents :  ent defining the general state of the art which is not dered to be of particular relevance document but published on or after the international	or priority date and cited to understand invention  "X" document of particul	shed after the international filing date not in conflict with the application but the principle or theory underlying the ar relevance; the claimed invention
*L" docume which citatio *O" docum other	ent which may throw doubts on priority claim(s) or is cited to establish the publication date of another n or other special reason (as specified) ent referring to an oral disclosure, use, exhibition or means	cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled	
"P" document published prior to the international filing date but later than the priority date claimed "&" document member of the same patent for Date of the actual completion of the international search Date of mailing of the international search			f the same patent family
			·
5 September 2000		21/09/20	
Name and I	mailing address of the ISA European Patent Office, P.B. 5818 Patentlaan 2 NL – 2280 HV Rijswijk Tel. (+31–70) 340–2040, Tx. 31 651 epo nl,	Authorized officer	
Fax: (+31-70) 340-2040, 1X: 31 651 epo ni, Fax: (+31-70) 340-3016		Schmidt,	A

1

#### INTERNATIONALER RECHERCHENBERICHT



IPK 7 G06F17/14 G06F15/78					
	Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK				
	RCHIERTE GEBIETE	1 - \			
IPK 7	ter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbo G06F	ме )			
	te aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, so				
	erintemationalen Recherche konsultierte elektronische Datenbank (N ternal, WPI Data, PAJ, INSPEC, COMPE		Suchbegriffe)		
C. ALS WE	SENTLICH ANGESEHENE UNTERLAGEN				
Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angab	e der in Betracht kommenden Telle	Betr. Anspruch Nr.		
A	EP 0 855 657 A (MATSUSHITA ELECTR LTD) 29. Juli 1998 (1998-07-29) Zusammenfassung Seite 3, Spalte 3, Zeile 11 -Seit Spalte 7, Zeile 5		1–16		
A	DE 44 42 958 A (SICAN GMBH) 5. Juni 1996 (1996-06-05) das ganze Dokument		1–16		
Т	MA Y. ET AL.: "A Hardware Effici Control of Memory Addressing for High-Performance FFT Processors" IEEE TRANSACTIONS ON SIGNAL PROCE Bd. 48, Nr. 3, März 2000 (2000-03 XP002146589 das ganze Dokument	ESSING,	1-3		
	tere Veröffentlichungen sind der Fortsetzung von Feld C zu lehmen	X Siehe Anhang Patentfamilie			
<ul> <li>Besondere Kategorien von angegebenen Veröffentlichungen:</li> <li>"A" Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist</li> <li>"E" älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist</li> <li>"L" Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soli oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)</li> <li>"O" Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Berutzung, eine Ausstellung oder andere Maßnahmen bezieht ein Berutzung, eine Ausstellung oder andere Maßnahmen bezieht dem beanspruchten Prioritätsdatum veröffentlichung, die Wirdentlichung, die Veröffentlichung (die Veröffentlichung mit einer oder mehreren anderen veröffentlichung gebracht wird und diese Verbindung für einen Fachmann nahellegend ist</li> <li>"Veröffentlichung, die Veröffentlichung, die Mitglied derselben Patentfamilie ist</li> </ul>			tworden ist und mit der roum Verständnis des der oder der ihr zugrundeliegenden utung; die beanspruchte Erfindung sicht als neu oder auf ichtet werden utung; die beanspruchte Erfindung eit beruhend betrachtet einer oder mehreren anderen Verbindung gebracht wird und naheliegend ist		
_	Abschlusses der internationalen Recherche  . September 2000	Absendedatum des internationalen Red 21/09/2000	cherchenberichts		
Name und Postanschrift der Internationalen Recherchenbehörde  Europäisches Patentamt, P.B. 5818 Patentiaan 2 NL – 2280 HV Fijswijk Tel. (+31–70) 340–2040, Tx. 31 651 epo nl. Fax: (+31–70) 340–3016  Bevollmächtigter Bediensteter  Schmidt, A					

1